

Záróvizsga és szakdolgozatvédelem (MSc, 2/3)

Frissítve:

2017. június 9. (09:42:56)

Időpont: **2017. június 20. (kedd) 8:00-11:30**

Hely: BME EET Q.B331 (Szemináriumi terem)

Elnök: Dr. Hosszú Gábor OK
 Tagok: Dr. Bognár György OK
 Dr. Horváth Péter

Vizsgáztatók: Dr. Hosszú Gábor OK
 Dr. Bognár György OK

Külső tag: D. Farkas Gábor OK MENTOR Kft.
 Jegyző: Dr. Végh Gerzson OK

Dr. Balogh Attila OK
 Dr. Gordon Péter Róbert OK

Idő:	Vizsgáló:	Képzés	Tantárgy(ak):	Vizsgáztató(k):	Diplomafeladat:	Konzulens(ek):
8:00 - 8:40	Baka Balázs	MSc	Mikroelektronikai rendszerek tervezése Tápegység topológiák és alkalmazások BMEVIEEMA02 BMEVIAUMA12	Dr. Bognár György Dr. Balogh Attila	Analog integrált erősítőáramkör tervezése neurális szenzorok jelének feldolgozásához	Takács Gábor
8:40 - 9:20	Börcsök Andor	MSc	VLSI áramkörök Hibaanalitika BMEVIEEMA01 BMEVIETMA00	Dr. Hosszú Gábor Dr. Gordon Péter Róbert	Grafikus kezelőfelület készítése szerszámgépek üzembehelyezéséhez, paraméterezéséhez és optimalizálásához	Dr. Horváth Péter
9:20 - 10:00	Gaál Lajos	MSc	Nanoelektronika, nanotechnológia Hibaanalitika BMEVIEEMA00 BMEVIETMA00	Dr. Mizsei János Dr. Gordon Péter Róbert	Világító diódák elektromos és optikai tranzienseinek vizsgálata	Dr. Ress Sándor Lás
10:00 - 10:40	Csapó Botond Dániel	MSc	Mikroelektronikai rendszerek tervezése Hibaanalitika BMEVIEEMA02 BMEVIETMA00	Dr. Bognár György Dr. Gordon Péter Róbert	Mágneses nanorészecskékkel töltött mikro reakciócella beavatkozási	Dr. Ender Ferenc
10:40 - 11:20	Koczka Benjámin	MSc	VLSI áramkörök Hibaanalitika BMEVIEEMA01 BMEVIETMA00	Dr. Hosszú Gábor Dr. Gordon Péter Róbert	Szintetizálható tesztkörnyezet fejlesztése alkalmazás-specifikus mikroprocesszor gyorsító áramköreihez	Dr. Horváth Péter