

Záróvizsga és szakdolgozatvédés (BSc, 1/3)

Frissítve:

2019. január 4. (11:38:58)

Időpont: **2019. január 7. (hétfő) 9:00-13:00**

Hely: BME EET Q.B331 (Szemináriumi terem)

Elnök: Dr. Hosszú Gábor **OK**
 Tagok: Dr. Mizsei János **OK**
 Dr. Horváth Péter **OK**
 Dr. Plesz Balázs **OK**
 Külső tag: **Nyári Zoltán** **OK** **MENTOR**
 Jegyző: Dr. Végh Gerzson **OK**

Vizsgáztatók: Dr. Géczy Attila **OK**
 Dr. Plesz Balázs **OK**
 Dr. Horváth Péter **OK**
 Dr. Mizsei János **OK**
 Dr. Gärtner Péter **OK**

Idő:	Vizsgáló:	Képzés	Tantárgy(ak):	Vizsgáztató(k):	Diplomafeladat:	Konzulens(ek):
9:00 - 9:30	Nagy Botond	BSc	Moduláramkörök és készülékek VIETAC04	Dr. Géczy Attila	Ethernet hálózatra kapcsolható, intelligens GPIO periféria egység tervezése	Dr. Ender Ferenc
9:30 - 10:00	Fülöp Dániel	BSc	Mikroelektronikai tervezés VIEEAC01	Dr. Horváth Péter	Félvezető technológiai labor működésének webes támogatása	Dr. Czirkos Zoltán
10:00 - 10:30	Kiss Dóra	BSc	Mikroelektronikai tervezés VIEEAC01	Dr. Horváth Péter	Technológiafüggetlen, integrált logikai analízátor fejlesztése	Dr. Horváth Péter
10:30 - 11:00	Gesztesy Tamás	BSc	Mikroelektronikai tervezés VIEEAC01	Dr. Horváth Péter	Gépi tanulási módszerek írásinformatikai alkalmazása	Dr. Hosszú Gábor
11:00 - 11:15	Szünet					
11:15 - 11:45	Veitz Márton	BSc	Mikroelektronikai tervezés VIEEAC01	Dr. Horváth Péter	Energiamenedzsment elektromos hajtású járművekhez	Takács Gábor
11:45 - 12:15	Pungor András	BSc	Félvezető technológia VIEEAC02	Dr. Mizsei János	Kristályos szilícium alapú napelemstruktúra továbbfejlesztése	Dr. Plesz Balázs
12:15 - 12:45	Kovács Bence	BSc	Félvezető technológia VIEEAC02	Dr. Plesz Balázs	Termikus-elektromos mikroáramkörök	Dr. Mizsei János
12:45 - 13:15	Kollman Ákos Márk	BSc	Mikroelektronikai tervezés VIEEA328	Dr. Gärtner Péter	Kognitív teljesítmény mérésének számítógépes megvalósítása	Dr. Neumann Péter